JP 358022657 A

(54) LAPPING APPARATUS

(11) 58-22657 (A)

(43) 10.2.1983 (19) JP

(21) Appl. No. 56-115089

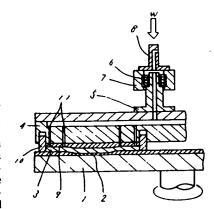
(22) 24.7.1981

(71) HITACHI SEISAKUSHO K.K. (72) MASARU TSUKAHARA(2)

(51) Int. Cl3. B24B37/04,H01L21/304

PURPOSE: To reduce the scattering of the thickness of a wafer due to polishing. by arranging vacuum attraction holes of a wafer lapping apparatus, through which a wafer is attracted, more in the number in positions adjacent to the outer circumference.

CONSTITUTION: A buff 1 is stuck on the upper surface of a rotating polishing disc 1 to lap the wafer 3. The circumferential section of the wafer 3 is retained by a ring shaped retainer 10, and the wafer 3 is in contact with a supporter 4 through a pad 9. The supporter part on the pad 9 is drilled to have the vacuum holes 11 to keep the wafer 3 vacuum. In this case, since the vacuum attraction holes 11 are arranged such that the number of those located at the circumferential part of the wafersupporting section are larger than the number of those at the central part thereof, a polishing liquid that is introduced during the polishing will be sucked more at the circumferential part, and therefore the liquid content in the pad become uniform throughout it so that the thickness of the wafer 3 can be kept uniform.



(19) 日本国特許庁 (JP)

00特許出願公開

⑩公開特許公報(A)

昭58—22657

⑤ Int. Cl.³
B 24 B 37/04
H 01 L 21/304

E

識別記号

庁内整理番号 7610-3C 7131-5F 砂公開 昭和58年(1983)2月10日

発明の数 1 審査請求 未請求

(全 3 頁)

∅ラッピング装置

2)特

願 昭56-115089

②出 願 昭56(1981)7月24日

⑩発 明 者 塚原優

山梨県中巨摩郡竜王町西八幡 (無番地)株式会社日立製作所

武蔵工場甲府分工場内

山梨県中巨摩郡竜王町西八幡

(無番地)株式会社日立製作所 武蔵工場甲府分工場内

仍発 明 者 堀内三千男

山梨県中巨摩郡竜王町西八幡 (無番地)株式会社日立製作所 武蔵工場甲府分工場内

氏成上物 T 的 刀 上物 F)

⑪出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

砂代 理 人 弁理士 薄田利幸

明 細 1

発明の名称 ラッピング装置

特許請求の範囲

・研磨盤面に対面する保持体の保持面に吸水性のパッドを介して接触させかつパッドおよび保持体に設けた真空孔を介する真空吸着によって被研磨物を保持するとともに、上記保持体に加重を加えて、被研磨物の被研磨面を研磨盤面に押ししながら研磨するラッピング装置において、上記保持体から被研磨物に加える加重を、被研磨物主面内体から被研磨物に加える加重を、被研磨物主面内であったするように、前記真空孔を保持面の内側よりも外周側に多く配して研磨時のパッドの含水量の均一化を図るようにしたことを特徴としたラッピング基層。

発明の詳細な説明

本発明はラッピング装置に関する。

半導体ウェハのラッピング装置としては、特公 昭48-14146号等にも示されているが、第 1 図に示す構造になっている。

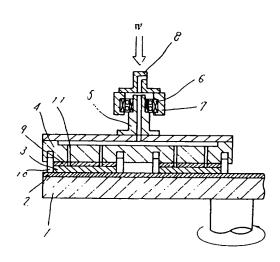
この 造においては、回転する回転研算盤1の

上面にパフ(研磨布、したがって吸水性である。) 2 が貼り付けられている。被ラッピング物である ウェハ3は、円板状保持体4の下面に複数保持さ れる。

この保持体4は支触5の下端に固定される。支触5は、軸受6を介して支持体7に取り付けられる。支持体7にはウェイト8によって荷重(W)が、加えられる。この結果ウェハ3の下面(主面)は回転研磨錐1に押し付けられることからラッピング(研磨)される。なお、ウェハ3はリング状のリテーナ10によって周囲を規制されるとともに、保持体4にはパッド9を介して接する。また、パッド9の背面の保持体部分には真空孔11が穿たれ、ウェハ3は真空によっても保持されるようになっている。

ところで、近年ウェハは大口極化とともド加工 精度(平行度など)要求が非常にきびしくなって おり、前配従来の装置では対応できなくなって来 た。この従来の装置においては、ウェハ3の周辺 部分のダレが大きい。またウェハの厚さパラツキ 代理人 弁理士 荐 田 利 為





Ed C 2K

